P801461/JP11

PATENT ABSTRACTS OF JAPAN

(11) Publication number:

05-262190

(43) Date of publication of application: 12.10.1993

(51)Int.Cl.

B60R 16/02

F02D 45/00

F02D 45/00

(21)Application number: 04-062530

(71)Applicant: HITACHI LTD

(22)Date of filing:

18.03.1992

(72)Inventor: HORIUCHI MICHIMASA

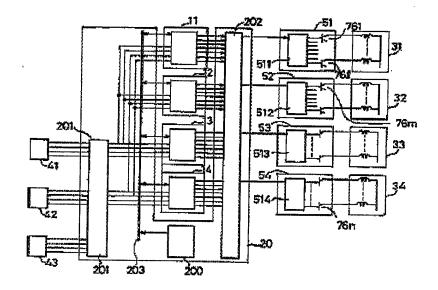
TOKUDA HIROATSU IBAMOTO MASAHIKO MORINAGA SHIGEKI

(54) INTEGRATED CONTROLLER FOR AUTOMOBILE

(57)Abstract:

PURPOSE: To reduce the quantity of wirings by converting a plurality of control signals which are generated in parallel by a processor to a time division multiple form by a parallel/serial converting means and serving the control signals into an actuator driving part and decoding the signal received in the driving part to a plurality of parallel control signals for controlling an actuator.

CONSTITUTION: The input processing part 201 of a mother board processes the inputs supplied from sensors 41-43 and outputs the values into control units 11-14, which output the parallel signals for controlling actuator groups 31-34. An output control part 202 converts the parallel signals outputted from the processor for the control units 11-15 into serial form, and outputs the value into power modules 51-54. The power modules 51-54 form the received serial signals to parallel form by the serial/parallel conversion circuits 511, 521, 531, and 541, and the operation of a power switch is controlled by each of the signals in parallel form.



(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平5-262190

(43)公開日 平成5年(1993)10月12日

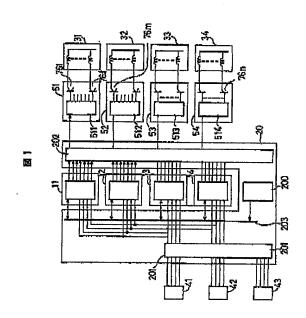
(61)Int.Cl.* B 6 0 R 16/02 F 0 2 D 45/00	N 2105-3D		技術表示箇所
			審査請求 朱請求 請求項の数 9 (全 28 頁)
(21)出顯番号	特取平4—62530	(71)出願人	
(22)出類日	平成4年(1992)3月18日	(72)発明者	株式会社日立製作所 東京都千代田区神田駿河台四丁目6番地 堀内 道正 茨城県勝田市大宇高場2520番地 株式会社
	•	(72)発明者	日立製作所自動車機器事業部內
			茨城県勝田市大字高場公20番地 株式会社 日立製作所自勁車機器事業部内
		(72)発明者	茨城県勝田市大字高場2520番地 株式会社
		(74)代理人	2 1
		1	最終頁に続く

(54)【発明の名称】 自動車の総合制御装置

(57)【要約】

【目的】自動車の総合制御のために必要となる配線数を 削減する。

【構成】マザーボード20の入力処理部201は、センサ41~43よりの入力を処理し、処理した入力を、当該入力を処理に必要とする各制御ユニットに出力する。各制御ユニット11~14は、必要に応じて他の制御をユニットトローカルエリアネットワークを介して連絡を取り合いながら、受け取った入力を処理し、アクチュエータ群31~34を制御するためのパラレル信号を出力する。出力処理部202は、各制御ユニット11~15のプロセッサの出力するパラレル信号をシリアル化し、それぞれパワーモジュール51~54に出力する。パワーモジュール51~54は、シリアルノパラレル変換回路511、521、531、541によって、マザーボード20の出力処理部202より受け取ったシリアル信号をパラレル化し、パラレル化した信号のそれぞれによってパワースイッチ751、751…の動作を制御する。



(2)

特開平5-262190

【特許請求の範囲】

【請求項1】自動車の各状態を感知する複数のセンサと、自動車の各機能部の性能を変化させる複数のアクチュエータと、複数のアクチュエータを駆動する駆動部と、前記機能部毎に対応して設けられ、対応する機能部の性能を変化させるアクチュエータを1または複数の前記駆動部を介して制御する1または複数の制御部と、それぞれ前記各制御部と各制御部が制御するアクチュエータを駆動する駆動部との間を結ぶ複数の信号線とを備え

前記各制御部は、自身が制御するアクチュエータを、それぞれ制御する複数の制御信号を、所定の1または複数のセンサの感知内容に応じて、並列に生成するプロセッサと、並列に生成した複数の制御信号を時分割多重化し、自身が制御するアクチュエータを駆動する駆動部との間の信号線上に出力するパラレル/シリアル変換手段とを有し、

前記駆動部は、自身が駆動するアクチュエータを制御する制御部との間の信号線より受信した時分削多重化された信号を、それぞれアクチュエータを制御する複数の並 20 列な制御信号に復元するシリアル/パラレル変換手段と、復元された複数の並列な制御信号のそれぞれに応じて、アクチュエータを駆動する駆動手段とを有することを特徴とする自動車の総合制御装置。

【請求項2】請求項1記載の自動車の総合制御装置であって、

前記信号線は、光ファイバであって、

前記制御部は、さらに、信号を光信号に変換して前記光ファイバに出力する電気/光変換器を有し、前記パラレル/シリアル変換手段は時分割多重化した信号を前記電 30 気/光変換器を介して前記光ファイバに出力し、

前記駆動部は、さらに、光ファイバより受信した光信号を電気信号に変換する光/電気変換器を有し、前記シリアル/パラレル変換手段は、前記光/電気変換器を介して前記光ファイバより時分割多重化された信号を受信することを特徴とする自動車の総合制御装置。

【間求項3】自動車の各状態を感知する複数のセンサと、自動車の各機能部の性能を変化させる複数のアクチュエータと、前記機能部毎に対応して設けられ、対応する機能部の性能を変化させるアクチュエータを、所定の401または複数のセンサの出力信号の内容に応じて制御する1または複数の制御部と、前記各センサよりの出力信号毎に設けられ、それぞれ対応するセンサの出力信号の入力処理を行い、対応するセンサの出力信号を必要とする1または複数の制御部に入力処理を施したセンサの出力信号を分配する複数の入力処理回路とを有することを特徴とする自動車の総合制御装置。

【請求項4】自動車の各状態を感知する複数のセンサ 総合制御コと、自動車の各機能部の性能を変化させる複数のアクチ 【請求項8 ユエータと、前記機能部毎に対応して設けられ、対応す 50 であって、

る機能部の性能を変化させるアクチュエータを、所定の 1または複数のセンサの感知内容に応じて制御する複数 の制御部と、任意の前記制御部の機能を代行可能な総合 制御部と、前記複数の制御部および前記総合制御部とを 結ぶネットワークとを有することを特徴とする自動車の 総合制御装置。

【請求項5】自動車の各状態を感知する複数のセンサと、自動車の各機能部の性能を変化させる複数のアクチュエータと、前記機能部毎に対応して設けられ、対応する機能部の性能を変化させるアクチュエータを、所定の1または複数のセンサの感知内容に応じて側御する複数の側御部と、前記複数の制御部を結ぶネットワークとを有する自動車の総合制御装置であって、

前記ネットワークと前記複数のセンサに、それぞれ接続 し、各センサの感知内容を、当該センサの感知内容を必 要とする各制御部に、前記ネットワークを介して伝える 総合制御部を有することを特徴とする自動車の総合制御 装置。

【請求項6】自動車の各状態を感知する複数のセンサと、自動車の各機能部の性能を変化させる複数のアクチュエータと、前記機能部句に対応して設けられ、対応する機能部の性能を変化させるアクチュエータを、所定の1または複数のセンサの感知内容に応じて制御する複数の制御部と、前記複数の制御部を結ぶネットワークとを有する自動車の総合制御装置であって、

各制御部の状態を管理する総合制御部であって、前記ネットワークと前記複数のセンサに、それぞれ接続し、各センサの感知内容と、前記各側御部の管理内容に応じて、各側御部の制御特性を前記ネットワークを介して制御する総合制御装置を有することを特徴とする自動中の総合制御装置。

【請求項7】自動車の各状態を感知する複数のセンサよりの出力信号の内容に応じて、自動車の各機能部の性能を変化させる複数のアクチュエータを側御する自動車の総合制御ユニットであって、

対応する機能部の性能を変化させるアクチュエータを、 所定の1または複数のセンサの出力信号の内容に応じて 側御する、各機能部に対応して設けられた複数の制御部 のそれぞれを、それぞれ筐体内に収容した複数の制御ユ ニットと、

各制御ユニットを任意に組込可能なベースユニットであって、前記各センサよりの出力信号毎に設けられ、それぞれ対応するセンサの出力信号の入力処理を行い、入力処理を施したセンサの出力信号を組み込まれた制御部に必要に応じて分配する複数の入力処理回路と、前記各制御部閥を結ぶネットワーク用の通信路とを筐体内に収容した基本ユニットとを有することを特徴とする自動車の総合制御ユニット。

【請求項8】請求項7記載の自動車の総合制御ユニットであって、

(3)

特別平5-262190

前記各制御ユニットの各制御部は、自身が制御するアク チュエータを、それぞれ制御する複数の制御信号を、所 定の1または複数のセンサの感知内容に応じて、並列に 生成するプロセッサを有し、

3

前記基本ユニットは、さらに、組み込んだ制御ユニット の制御部のプロセッサが並列に生成した複数の制御信号 を時分割多重化し、自身が制御するアクチュエータを駆 動する駆動部との間の信号線上に出力するパラレル/シ リアル変換手段を収容することを特徴とする自動車の総 合制御ユニット。

【請求項9】請求項7または8記載の自動車の総合制御 ユニットであって、

前記基本ユニットは、さらに、前記ネットワーク用の通 信路に接続した、組み込んだ各制御ユニットの各制御部 の障害を、組み込んだ各制御ユニットの各制御部と前記 前記ネットワーク用の通信路を用いて連絡しながら回避 する機能を担う総合制御部を収容することを特徴とする 自動車の総合制御ユニット。

【発明の詳細な説明】

[0001]

速機等の各機能部を総合的に制御する自動車の総合制御 装置に関するものである。

[0002]

【従来の技術】従来の自動車における総合制御装置を図 20に示す。

【0003】図中、41~44はセンサ、751はトラ クション制御ユニット、752はエンジン制御ユニッ ト、753は変速機制御ユニット、754はアンチロッ クブレーキ制御ユニット、31~34は実際にエンジン 30 等の状態を変化させる複数のアクチュエータより成るア クチュエータ群である。750は、各側御ユニット75 1~754間を結ぶローカルエリアネットワークであ

【0004】また、各制御ユニット751~754は、 センサ41~44よりの入力を処理する入力処理部11 3~114、とセンサよりの入力情報を処理しアクチュ エータ群31~34を制御するための信号を出力するプ ロセッサ111~141、プロセッサの出力する信号に より動作し、アクチュエータ群31~34の駆動信号を 40 出力するパワースイッチ751~75Nを行している。 パワースイッチ751~75Nと各アクチュエータの間 は、独立した配線により、それぞれ結ばれている。ま た、一般にアクチュエータにはソレノイド等が用いられ るため、その駆動には大電力を要する。そのため、パワ ースイッチには大型の電流容量の大きなトランジスタが 用いられている。

【0005】また、自動車における制御に関する技術と しては、米国特許4、829434号の技術がある。

【0006】 この技術は、速度等の自動車の運転状態や 50

路面の乾湿等の環境についてのみならず、運転者の振舞 にも基づいて、自動車の機能を制御する適応型の制御装 置に関するものである。

[0007]

【発明が解決しようとする課題】ところで、アクチュエ ータ群31~34は、エンジンや変速機等に付属して設 けられており、各制御ユニット751~754は熱や振 動を避けるために車室内に設けられる。

【0008】したがい、アクチュエータ群31~34と 制御ユニット751~754の間には距離があり、この 間の配線数は少ないことが望ましい。また、攻内に設け る必要のある制御ユニットは、より小型であることが望 ましい。

【0009】また、自動車は、人命を預かるものである から、総合制御装置の信頼性を、より向上させることが 望ましい。また、近年、より安全で快適、かつ、環境に 優しいカーライフの実現のために、より高度な自動車の 総合制御の実現が望まれている。

【0010】そこで、本発明は、配線数を削減すること のできる自動車の総合制御装置を提供することを目的と する。

【0011】また、併せて、本発明は、側御ユニットの 小型化を図ること、総合制御の高信頼化を図ること、お よび、効率的に高度な総合制御を行うことのできる総合 制御装置を提供することを目的とする。

[0012]

【課題を解決するための手段】前記目的達成のために、 本発明は、自動車の各状態を感知する複数のセンサと、 自動車の各機能部の性能を変化させる複数のアクチュエ ータと、複数のアクチュエータを駆動する駆動部と、前 記機能部毎に対応して設けられ、対応する機能部の性能 を変化させるアクチュエータを1または複数の前記駆動 部を介して制御する 1 または複数の制御部と、それぞれ 前記各制御部と各側御部が制御するアクチュエータを駆 動する駆動部との間を結ぶ複数の信号線とを備え、前記 各制御部は、自身が制御するアクチュエータを、それぞ れ制御する複数の制御僧号を、所定の 1 または複数のセ ンサの感知内容に応じて、並列に生成するプロセッサ と、並列に生成した複数の制御信号を時分割多重化し、 自身が制御するアクチュエータを駆動する駆動部との間 の信号線上に出力するパラレル/シリアル変換手段とを 有し、前記駆動部は、自身が駆動するアクチュエータを 制御する制御部との間の信号線より受信した時分割多重 化された信号を、それぞれアクチュエータを制御する複 数の並列な制御信号に復元するシリアルノパラレル変換 手段と、復元された複数の並列な制御信号のそれぞれに 応じて、アクチュエータを駆動する駆動手段とを有する ことを特徴とする自動車の総合制御装置を提供する。 [0013]

【作用】本発明に係る自動車の総合制御装置によれば、

前記各制御部において、プロセッサが並列に生成した複 数の側御信号を、パラレル/シリアル変換手段が時分割 多重化しアクチュエータを駆動する駆動部に送る。

5

【0014】一方、前記駆動部において、シリアルノパ ラレル変換手段は、受信した時分割多重化された信号 を、それぞれアクチュエータを制御する複数の並列な制 御信号に復元する。そして、駆動手段は、復元された複 数の並列な制御信号のそれぞれに応じてアクチュエータ を駆動する。

【0015】したがい、制御部と駆動部との間の配線 は、制御するアクチュエータ数より少なくて済む。

【0016】また、駆動部は、時分割多重化された信号 を複数の並列な制御信号に復元するシリアルノパラレル 変換と信号に応じてアクチュエータを駆動する機能のみ を有せば足り、単純な回路で実現でき、比較的、熱や振 動に強く、アアクチュエータ近傍に配置することができ **Z**.

【0017】よって、熱や振動に比較的弱く革室に設け られることが多い侗御部から、エンジンや変速機等に付 属するアクチュエータまでの間の距離の大部分において 20 配線数を削減することができる。

【0018】また、大型のトランジスタ等を用いる必要 のあるアクチュエータの駆動手段を車室外に設けること のできる駆動部内に設けたので、制御部を小型化するこ とができ車室を有効利用することができる。

[0019]

【実施例】以下、本発明の一実施例に係る自動車の総合 制御装置について説明する。

【0020】まず、図1に本実施例に係る総合側御装置 の構成を示す。

【0021】図中、41~43はセンサ、11はトラク ション制御ユニット(以下、「TCS」と記す)、12 はエンジン制御ユニット(以下、「ECU」と記す)、 13は変速機制御ユニット(以下、「AT」と記す)、 14はアンチロックブレーキ制御ユニット(以下、「A BS」と記す)、20はマザーボード、51~54はパ -ワーユニット、31~34は実際にエンジン等の状態を 変化させる複数のアクチュエータより成るアクチュエー 夕群である。

[0022] マザーボード20は、ブレインコンピュー 40 タ200、入力処理部201、出力処理部203、各制 御ユニット11~14とブレインコンピュータ200間 を結ぶローカルエリアネットワーク203を有してい

【0023】各制御ユニット11~14およびブレイン コンピュータ200はプロセッサと、その周辺回路より 成る。また、各制御ユニット11~14は、マザーボー ド20に挿抜可能に構成されている。

【0024】パワーモジュール51~54は、それぞ

1、541と、アクチュエータ駆動用の複数のパワース イッチ751、751、75m…を有している。 【0025】マザーボード20の入力処理部201は、 センサ41~43よりの入力を処理し、処理した入力 を、当該入力を処理に必要とする各制御ユニットに出力 する。入力処理には、電圧レベル変換、フィルタ処理、 パルス成形等を行う。各制御ユニット11~14の各プ ロセッサは、必要に応じて他の制御ユニットトローカル エリアネットワークを介して連絡を取り合いながら、受 10 け取った入力を処理し、アクチュエータ群31~34、 表示ランプ、エアコンディショナ等を制御するためのパ ラレル信号を出力する。出力処理部202は、各制御ユ ニット11~15のプロセッサの出力するパラレル信号 をシリアル化し、それぞれパワーモジュール51~54 に出力する。また、出力処理部202は、制御ユニット の出力するパラレル信号中の所定のビットの値に応じて エアコンディショナや表示ランプを駆動するためのドラ イバを有している。 制御ユニットのパワーモジュール5 1~54は、シリアル/パラレル変換回路511、52 1、531、541によって、マザーボード20の出力 処理部202より受け取ったシリアル信号をパラレル化 し、パラレル化した信号のそれぞれによってパワースイ ッチ751、751…の動作を制御する。

【0026】ところで、各制御ユニット11~14にお いて、対応するアクチュエータの側御のために必要なせ ンサ入力は後に示すように、一部重複している。そこで 本実施例に係る総合制御装置においては、先に図20に 示した従来の総合制御装置と異なり、入力処理部201 を制御ユニットではなくセンサに対応させて設けてい る。すなわち、同じセンサ入力の入力処理を、複数の制 御ユニットにそれぞれ設けた入力処理回路で行うのでは なく、入力処理部201に設けた1つの入力処理回路で 行うようにした。このように、複数の制御ユニットで入 力処理回路を共用することにより、制御ユニット全体を

【0027】なお、ブレインコンピュータ201の詳細 については後述する。

小型化することができる。

【0028】次に、図2に制御ユニット11~14およ びマザーボード20の形態を、図3にパワーモジュール 51~54の形態を示す。

【0029】図2aに示すように、各側御ユニット11 ~14は、ベースとなるマザーボード20にコネクタを 介して挿抜可能であって、マザーボード20に各制御ユ ニットを挿入したときに、マザーボード20と各個御ユ ニットが合体した形態がちょうど箱型になるような形態 の筐体内に収納されている。また、ベースとなるマザー ボードには、外部とのデジタル入出力、アナログ入力、 シリアル出力用のコネクタ類210が設けられている。 【0030】また、このように、各制御ユニット11~ れ、シリアル/パラレル変換回路511、521、53 50 14を自由にマザーボード20に挿抜可能としているの

で、本総合制御装置が搭載される自動車の機能に応じて、必要となる制御ユニットのみを搭載、使用するようにすることができる。

【0031】ところで、制御ユニット11~14およびマザーボード20の形態は、図2Bに示すように構成してもよい。

【0032】図3 Λ は、パワーモジュール51、52、53、54の形態を示している。図示するように、各パワーモジュール51、52、53、54はほぼ箱型の筐体内に収容されており、シリアル入力用コネクタ530、アクチュエータ出力用のコネクタ540、アクチュエータ固定用の耳部560を有している。なお、パワーモジュール51、52、53、54は、適宜まとめて、図3Bに示すような1つの筐体内に収容するようにしてもよい。

【0033】次に、総合制御装置を、自動車にどのよう に搭載するかを説明する。

【0034】図4に制御ユニット11~14およびマザーボード20の配置を、図5に代表的なセンサおよびアクチュエータの配置を、図6に代表的なパワーモジュー 20ルの配置を示す。

【0035】図4に示すように、マザーボード20と、マザーボードに挿入された制御ユニット11~14は、エンジンルーム後方、車室前部に設けたスペースに配置される。

【0036】また、凶5に示すように、アクチュエータ としては、スロットルアクチュエータ311、点火機構 321、燃料噴射機構322、変速ソレノイド331、 プレーキ油圧アクチュエータ341等が、エンジン10 00や変速機1100の対応する機能部に付属して設け 30 られている。また、同様にセンサとしては、軍輪速セン サ411、Gセンサ412、スロットルセンサ413、 エンジン回転センサ421、ヨーレイトセンサ441等 が測定対象に応じた位置にそれぞれ配置されている。な お、図5においては、各アクチュエータおよびセンサと 各制御ユニットI1~14との対応を明示するために、 パワーモジュール51~54や、マアーボードの入力処 理部201、出力処理部202は省略して示した。図5 に、一例として示したように、車輪速センサ411や、 スロットルセンサ4 1 3 よりの入力信号等は、複数の制 40 御ユニット (TCS11、ABS14) によって用いら れる。そこで、前述したように、このような入力信号の 入力処理は、各制御ユニット毎には行わず、マザーボー ドの入力処理部201で一括して行う。

【0037】また、図6に示すように、パワーモジュールとしては、モータ駆動用モジュール51、点火、噴射用モジュール53、変速ソレノイド用モジュール54が、対応するアクチュエータ類の側に設けられている。【0038】次に、マザーボード20および各制御ユニット11~14の詳細について説明する。

【0039】凶7に、マザーボード20および各制御ユ ニット11~14の内部構成を示す。 図示するよう に、入力処理部201は、複数のフィルタ凹路201 1、パルス成形回路2012、電圧レベル変換フィルタ 回路2013を有し、センサよりの入力信号の入力処理 を行う。フィルタ回路2011は、アナログ信号のノイ ズ除去等のフィルタ処理を行う回路であって、図8に示 すようなCRフィルタとクランプ用のダイオードを組み 合わせた回路で実現することができる。なお、図中の矩 10 形は抵抗を示す。以下に示す図9、10、11、12、 16においても同様である。パルス成形回路2012 は、パルス出力のセンサよりの入力信号のパルスを成形 する回路であって、図9に示すようなCRフィルタとコ ンパレータを用いた回路で実現することができる。電圧 レベル変換フィルタ回路2013は、スイッチ出力のセ ンサよりの入力信号の電圧レベルを側御ユニットの標準 論理レベル電圧である0V/5Vに変換する回路であっ て、図10に示すような回路で実現することができる。 図IOaは有意レベルを反転して、電圧レベルの変換を 行う回路、りは有意レベルは反転せずに、電圧レベルの 変換を行う回路である。

【0040】さて、図7中、入力処理部201の出力が破線で示されている信号は、実際は他の回路の出力信号を流用する信号である。前述したように、本実施例では、このような信号については、入力処理を共通化し、各制御ユニットには入力処理を施した信号を分配する。【0041】次に、各制御ユニット11~14は、入力処理部201より処理に必要な信号を受取る。すなわち、フィルタ回路2011でフィルタ処理されたアナログ信号については、A/D変換入力111で受けとって内蔵のA/D変換機でデジタル変換してデータとして取り込み、パルス成形回路2012で成形されたパルス信号については、タイマ入力112で受けとって、単位時間当たりのパルス数を計測しデータとして取り込む。また、電圧レベル変換、フィルタ回路よりの信号はデジタル入力113で受けとってデータとして取り込む。

【0042】そして、それぞれ取り込んだデータを処理し、アクチュエータ制御用のパラレルデータをPWM出力114より出力処理部202のパラレル/シリアル変換回路2021に出力する。また、表示ランプ制御用の信号等一定の信号については出力処理部202のドライバ2023に出力する。

【0043】また、各制御ユニット11~14は、LAN制御機能を有し、LANプロトコルのフィジカルレイヤを担うLANインタフェース116を介して、他制御ユニットやブレインコンピュータと必要に応じてデータの交換等の通信を行う。本実施例においては、LANインタフェース116を図11に示す回路で実現する。図11中、端子TX0、TX1が出力、RX0、RX1が50入力端子である。

(6)

特開平5-262190

10

[0044] ここで、表1、表2に、各制御ユニットの * [0045] 入出力の一覧を示しておく。

* 【表1】

表1

9/0	公田公	地族	名	称	浆形	邀	<u></u>	周坡数	
1		7	<u> </u>	ル朗度	通池	0~6			回転ボルーム
	1	770	空氣流	<u>Ga</u>	<u>†</u>	0~3	<u> </u>		<u> </u>
		17	02		†	0			02 センサ
	l _x		エンジン	水奶	1	0~3	V.		サーミスタ
1	ļ. ,	Ķ	エンジン	回载A	進修波	0-5	. K	0-300Hz	クランク 角 120° ハルス
ECU	Į.	ルス		8	↑	2-0	. 1	0~36 \$Hz	クランク角 プリベルス
الما	Ì	Ľ	单速七	ンサ	正练波	0~.	700¥	0~5.AHz	マアニ 移る破壊といけで
	Ż)	Ŧ,	12"=2	ションらい	其成	ON OFF.	OV.		スイッテのオン・オス・検エ
		ت	スタート		<u> </u>	l			+
1		17	エアコン	5W	ተ	ON CEF	0 V 16.V		r
	_	_	ユートラ	IVSW	∱	OFF	6	l	*
	此		<u> </u>	*********	PWM			Marie 30	
İ	ガ	1	XX 17 9	村出力	<u>↑</u>			4	
<u> </u>	1	L	アンタル	进入(4)	オン・オフ				
{]	7		ル間接	亚洲	0~	ŝ	to	四那年12-4
1		4	军场流;	重Qa	4	0 ~	\$	^	エアフロセンサ
		2	油 凝	11		0-6	7 'V		サーミスタ
l	٦	V _e	エンジン	回転	证形波	9~	5 V	0-3001/2	クランク角 120°ペルス
	,		郵 建。	ALIENTALIS AND A SECOND	正弦波	0~	700 V	0~5 Allx	ギア凸行のは気をンサで
AT		ス	ターヒンビ	列松	正弦波	p~-j		0~5#HZ	ギア凸がる磁気センサで
"'	1		2221	言 (6)	直流	ON	64		ム投点ロータリスインチ
•	~		7171		r	Ť		1	ス化テッオン・オフ校仏
f		2	71V S	w	ŕ	†	, , ,		†
		"	ASCDIT	JSK/(3)	ተ	ተ			**************************************
	£.		717E,U	~7.7v7%\$\$	PWM			周期 20ms	. 1000.000 AMA 177 NTEB 18800-166 ATOMOR
· ·	`\		東郷50		<i>オン:</i> オフ			-1.50	
	77		ランフッキ	派	オン・オフ	*			** *** * 1 ******* ******

[0046]

【表2】

(7)

表2

特開平5-262190

12

11

<i>9</i> ′υ	入代ガ	亚 模	沧	狝	溉粉	庖	圧	同效数	
			スロット! アクセル カロ速か		<i>流流。</i> 十	0~ 1	<u>.</u>		国転ボリューム 回転ボリューム
rcs		Ĺ	他角		1	1			Gセンサ 舵角セ>サ(固配ボルーム)
	カ	11/	<u> 中 响</u> エ>ジ	/固心	-	0-		0~3001/2	<u> そアごうがの述例センサで</u> クランク的 120*パッルズ
			単速 ASCDI	nsw(a)	直水	0 0 / . 0 F F		0~5 RHZ	ギア <u>ころむる延気センサや</u> スイッテクオン・オスク交五
	n.		£-53	44 44 Mary Section 1	PWH		 	即取 7 24	
	D		<u>クラップ</u> リレー	ED.	オンオフ	<u> </u>	48 14.274*	即即のだ	12 Po 18 2 Po 18 1 2 1 2 1 Pop. (20 2 Pop. 18 2 Pop. 1 Pop. 1 Pop. 2 Pop. 2 Pop. 18 2
		Ţ	ヨーレイスロット	<u>}</u>	正加	0~.	5 V		ヨーレイトセンサ
	۸				<u> </u>	0-	*******		可较末92-4
лвs	カ	٨	車筋	変(4)	正波波	O-JO OFF	0 V 6 V.	o-s Allz	ギア凸計をは月亡シケぞ、
1 1	1	204	ナレード		直列。 PWH	DEE_	00	181 213 10 ms	スイッテのオン・メフィ株士
	χ		ランプル		オンオフ				——————————————————————————————————————
			入力電					h-1	
西源			以月 道	~ <i>ルレ</i> 圧					
	_			5 Y				7.45 - Land	
2/1/		Ì			s			沙刀利	10 mA

【0047】さて、図7において、出力処理部202の ドライバ2023は制御ユニット11~14から受け取 ったデジタル信号をドライブし、表示ランプ等を駆動す ð.,

【0048】図12にドライバ2023の構成を示す。 **力によりオン/オフするバイポーラトランジスタによっ** て実現される。

【0049】また、出力制御部202のパラレル/シリ アル回路2021は、制御ユニットより受け取ったパラ レルデータを、シリアル変換し、ドライバ2022を介 してパワーモジュール(図1、51~54)にシリアル 伝送する。パワーモジュール51~54では、シリアル /パラレル変換回路511でパラレルデータに戻し、パ ワースイッチ761~76 nを制御し、アクチュエータ を駆動する。

【0050】ところで、出力処理部202とパワーモジ ュール間のシリアル伝送は、図13に示すように光ファ イバを用いて行うようにしてもよい。

【0051】図13は、BCU11からのパラレルデー タを処理する出力処理部の一部と、点火、噴射モジュー 図示するように、ドライバ2023は制御ユニットの出 40 ル51を抜き出して示したものである。この場合、出力 処理部202のドライバ2022の後段にE/O変換機 を設け、ドライバ2022の出力電気信号を光信号に変 換し、光ファイバ1000を介して、パワーモジュール に送るようにする。また、パワーモジュールの、入力段 にO/E変換機を設け、光ファイバ2000を介して伝 送された光信号を電気信号に変換してシリアル/パラレ ル変換器511に出力するようにする。このように、光 伝送を用いて伝送することにより、シリアル化した側御 データを高速に、低いノイズの影響下で伝送することが 50 できる。

(8)

特開平5-262190

【0052】なお、このシリアル伝送を電気信号で行う場合は、〇/E変換器、E/O変換器は不要となる。また、シリアル伝送を電気信号で行う場合は、図14に示すように、a出力処理部とパワーモジュールのグランドを共通化し、単一の配線で伝送を行う方式、b 差動信号を用いる方式、c 電流信号を用いる方式等が考えられる。差動信号を用いる方式はグランドの変動の影響をうけにくく、グランドを共通化する方式は1本の配線で伝送を実現できる利点がある。

13

【0053】次に、出力処理部のパラレル/シリアル変 10 換器 2021が行うシリアル変換について説明する。図 15aは、ECU11が点火、噴射モジュール用に出力する16ビットのパラレルデータを示したタイミングチャートである。パラレル/シリアル変換器 2021は、このようなパラレルデータを図15bに示すように、△ 1年にラッチし、△ t / 16のクロックで1ビットずつ順次出力する。△ t / 16の人では、同御対象によるが、図15に示した例では、点火信号の分解能、インジェクタ最小動作時間、噴射時間等を考慮し、△ t を、点火信号の分解能1 "に、ほぼ対応する20マイクロ秒とした。なお、出力処理部とパワーモジュール間のビットタイミングやバイトタイミングの伝送は、適用するシステムに応じて、データと別途伝送する方式、データに重畳させて伝送する方式等によって適宜実施する。

【0054】以上のように、本实施例にかかる総合制御 装置によれば、パワーモジュールをアクチュエータの近 傍に配置し、車室内に配置した各制御ユニットとパワー モジュール間の、それぞれの接続を1本の信号用配線に より実現できる。従い、製造工数の低減、原価の低減を 図ることができる。また、従来、多数の配線の全てに対 30 して施すことが困難であった、シールド化等の充分なノ イズ対策を、配線に対して施すことが可能となる。ま た、本実施例によれば、熱や、振動等の面においてより 条件の厳しい車室外に配置されるパワーモジュールにつ いては、ソフトウェアを全く用いない、単純なハードウ ェアによって実現し、信頼性が低下しないようにしてい る。また、従来、側御ユニット内に設けられていた、ア クチュエータ駆動用の大型のパワースイッチを、パワー モジュール内に組込み、比較的スペースに余裕のある中 室外のエンジンルーム等に配置するようにしているの で、制御ユニットを小型化することができ、車室のスペ ースを有効に活用することができる。

【0055】なお、パワーモジュール51、52、53、54を、図3Bに示すような1つの筐体内に収容した場合は、出力処理部202に、さらに時分割多重化回路を備え、各パラレル/シリアル変換器2021がシリアル化したデータを時分割多重化して1本の配線上にまとめ、図3Bに示すような1つの筐体内にまとめたパワーモジュールに送るようにしてもよい。この場合、前記図3Bに示す筐体には、分離回路を設け、時分割多重化

信号をそれぞれ分離して各パワーモジュールのシリアル /パラレル変換回路に分配するようにする。このようにすれば、さらに配線数をさらに削減することができる。【0056】さて、ここで、図13のパワースイッチ701、702…の構成を図16に示しておく。図示するように、パワースイッチはパラレル/シリアル変換器511が出力するパラレルデータの個々のビットの値によって制御されるトランジスタによって実現することができる。

【0057】次に、プレインコンピュータ200について説明する。

【0058】図7に示すように、ブレインコンピュータ200も制御ユニット11~14と同様に、LAN制御機能を有し、LANプロトコルのフィジカルレイヤを担うLANインタフェース116を介して、他制御ユニットと必要に応じて通信を行う。

【0059】各制御ユニット11~14およびブレイン コンピュータ200は、ブレインコンピュータを中心と して、次のような動作を行う。

1 【0060】すなわち、たとえば、制御ユニット11は、使用しているセンサ入力「車速」に異常があった場合、LAN203を介して、その岩をブレインコンピュータ200に伝える。ブレインコンピュータ200に伝える。ブレインコンピュータ200は異常を報告されたセンサ入力「車線速」を受けとっている制御ユニット13に対して、当該「車輪速」のデータを制御ユニット11に転送するようにLAN203を介して定期的に「車輪速」のデータを制御ユニット11に転送す。この後制御ユニット11は、受け取った「車輪速」のデータより車速を求め制御を行う。

【0061】また、各制御ユニット11~14は、セン サ入力の内容および自身の制御の内容をLAN203を 介してプレインコンピュータ200に伝える。プレイン コンピュータ200は、収集したセンサ入力の内容およ び各制御ユニットの制御内容等を総合的に分析し、より 総合的な状況に応じた制御を行うために各制御ユニット が必要とする情報をLAN203を介して各制御ユニッ トに送る。なお、天候や路面の乾湿、道路の混雑等の周 囲の状況を感知するセンサを備え、これらのセンサの入 力がプレインコンピュータに入力するようにすることに より、より総合的な運転側御を可能とするようにしても よい。また、さらに、運転者のよりの指示を受付ける入 力装置を備え、この入力装置をローカルバスに接続し、 ブレインコンピュータが、運転者の指示をも把握できる ようにすることにより、より運転者の意向に沿った運転 制御を可能とするようにしてもよい。

とめ、図3Bに示すような1つの筐体内にまとめたパワ 【0062】ところで、各センサ入力を、入力処理部2 ーモジュールに送るようにしてもよい。この場合、前記 01で処理後、各制御ユニットに入力せずに、全てブレ 図3Bに示す筐体には、分離回路を設け、時分割多重化 50 インコンピュータ200にも入力するようにし、かつ、 (9)

特開平5-262190

16

15

出力処理部202の各パラレル/シリアル変換器2021に、制御ユニットに代えてブレインコンピュータがアクセスすることもできるように構成し、いずれかの側御ユニットが故障した場合は、故障した制御ユニットに代わり、ブレインコンピュータがアクチュエータの制御を行うようにしてもよい。すなわち、ブレインコンピュータ200を側御ユニットのバックアップとして使用できるように総合制御装置を構成するようにしてもよい。

【0063】また、各センサ入力を、入力処理部201で処理後、各制御ユニットに入力せずに、全てプレイン 10コンピュータ200に入力するようにしてもよい。そして、プレインコンピュータ200において、データとして整理した後、各制御ユニットにLAN203を介して送るようにしてもよい。

【0064】以上のように、ブレインコンピュータを用いて障害対策を行うことにより、総合制御の高信頼化を図ることができる。また、前述したように、各制御ユニットとブレインコンピュータとをLANで接続し、役割の分担を行うことにより、効率的に高度な総合制御を行うことができる。

【0065】ところで、前述したように、本実施例に係る総合制御装置においては、制御ユニット11~14をマザーボード20に接続して使用するが、制御ユニット11~14とマザーボード20の機能の切り分けは、図17に示すようにしてもよい。

【0066】すなわち、図7中においてマザーボード20に含まれていた出力処理部202を分割し、それぞれが出力処理を担当する制御ユニット内に含めるように構成してもよい。

【0067】また、ブレインコンピュータ200を使用 30 しない総合制御をも構成可能なようにする場合には、図 18に示す用に、入力処理部201を分割し、それぞれが入力処理を担当する制御ユニット内に含めるように構成し、ブレインコンピュータのみを単独のユニットと構成するようにしてもよい。そして、マザーボードと制御ユニットの形態を図19aまたはbに示すように、ブレインコンピュータユニット1900を、要求される能力に応じて、ベース1910に挿抜可能とするようにしてもよい。

[០០៩៩]

【発明の効果】以上説明してきたように、本発明によれば、配線数を削減することのできる自動車の総合制御装置を提供することができる。

【0069】また、制御ユニットの小型化を図ること、総合制御の高信頼化を図ること、および、効率的に高度な総合制御を行うことのできる総合制御装置を提供することができる。

【図面の簡単な説明】

【図1】本発明の一実施例に係る総合制御装置の構成を

示すブロック図である。

【図2】マザーボードと制御ユニットの形態を示す外観 図である。

【図3】パワーモジュールの形態を示す外観図である。

【図 4】マザーボードと制御ユニットの配置を示す説明 図である。

【図5】センサおよびアクチュエータの配置を示す説明 図である。

【図6】パワーモジュールの配置を示す説明図である。

【図7】マザーボードと制御ユニットの内部構成を示す ブロック図である。

【図8】フィルタ回路の構成を示す回路図である。

【図9】パルス成形回路の構成を示す回路図である。

【図10】電圧レベル変換、フィルタ回路の構成を示す 回路図である。

【図11】ローカルエリアネットワークのインタフェース回路を示す回路図である。

【図12】ドライバの構成を示す回路図である。

【図13】出力処理部とパワーモジュール間の信号伝送 に用いられる部位を示したブロック図である。

【図14】出力処理部とパワーモジュール間の信号伝送 方式を示す説明図である。

【図15】出力処理部とパワーモジュール間の信号伝送 タイミングを示す説明図である。

【図16】パワースイッチの構成を示す回路図である。

【図17】マザーボードと制御ユニットの第2の構成例 を示すプロック図である。

【図18】マザーボードと制御ユニットの第3の構成例を示すプロック図である。

30 【図19】マザーボードと制御ユニットの他の形態例を 示す外観図である。

【図20】従来の技術に係る総合側御装置の構成を示す ブロック図である。

【符号の説明】

11 トラクション側御ユニット

12 エンジン制御ユニット

13 変速機制御ユニット

14 アンチロックブレーキ側御ユニット

20 マザーボード

40 41~43 センサ

31~34 アクチュエータ群

51~54 パワーユニット

200 ブレインコンピュータ

201 入力処理部

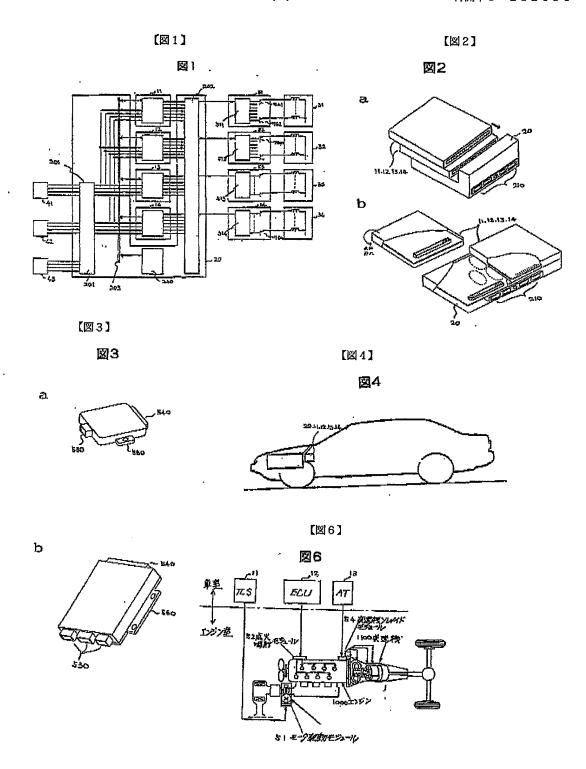
202 出力処理部

203 ローカルエリアネットワーク

511、521、531、541 シリアル/パラレル 変換回路

751、751、75m パワースイッチ

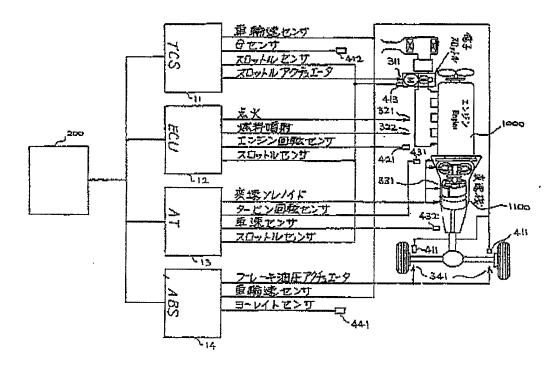
(10)

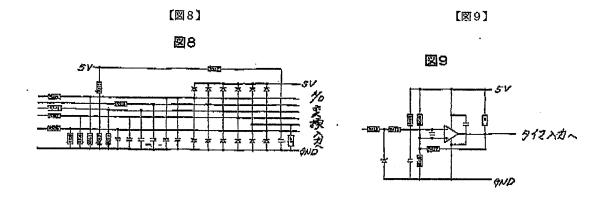


(11)

特開平5-262190

[図5]

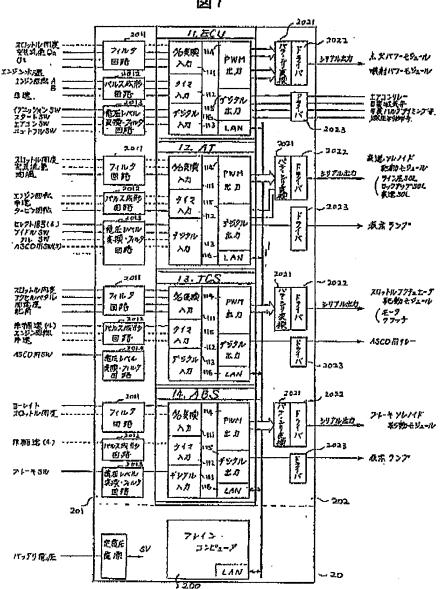




(12)

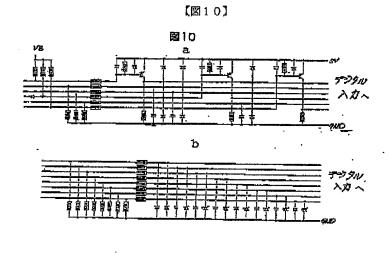
特開平5-262190

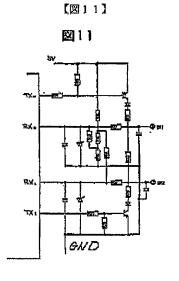
【図7】



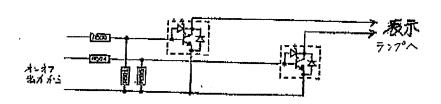
(13)

特開平5-262190

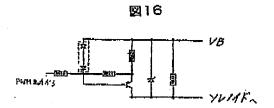




【图12】

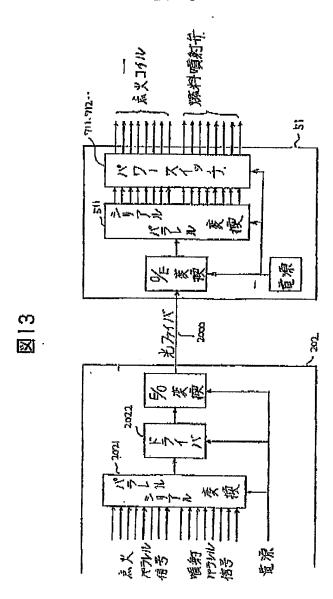


[図16]



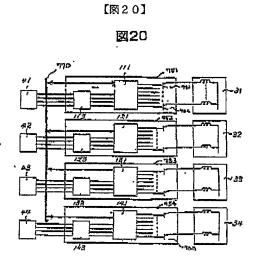
(14)

[图13]



(15)

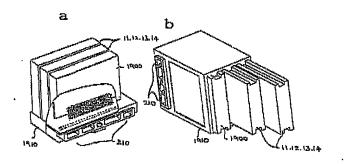
【図14】 図14 а **b** · 1 C





[図19]

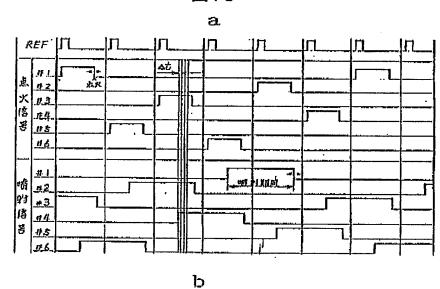


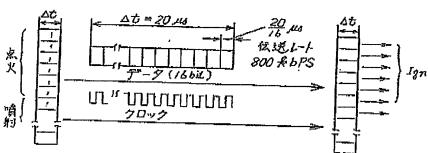


(16)

特開平5-262190

【図15】

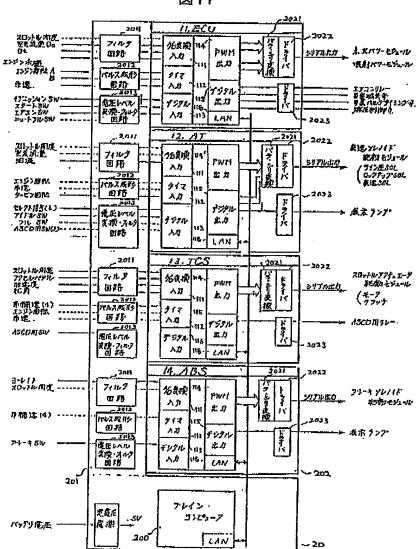




(17)

特期平5-262190

【図17】

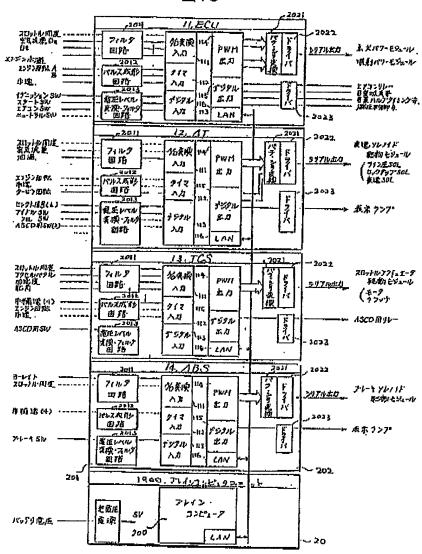


(18)

特開平5-262190

【図18】

図18



【手続補正書】 【提出日】平成4年4月10日 【手続補正1】 【補正対象書類名】明細書 【補正対象項目名】表1

【補正方法】変更 【補正内容】 【表1】

(19)

特開平5-262190

轰 1

c/u	入出力	揺躙	名 称	波 形	★ 圧	周汝数	
		-	スロットル開度	萬 疏	0~5V		回転ボリューム
		10	空気流量 Cla	1	0-5V		エアフロセンサ
İ	١,	7	Öz	1	Ď~5 ¥		02 センサ
	^		エンジン水通	1	D~5V		サーミスタ
		74	エンジン歯転 A	矩形波	0~5V	0~300Hz	クランク角120~ パルス
		ルス	В	t	0~5V	0~36kHz	クランク角 1* パルス
ECU	b		東球センサ	正弦波	0~300V	0~5kHz	ギア凸部を磁気センサで
	-	بود	イグニッションSW	直流	ON 16V OFF 6V	418 178	スイッチのオン・オフ検出
		**	スタートSW	. 1			t
		タル	エアコンSW	1	OFF16V		1
			ユートつルSW	1	ON 16V OFF 0V		1
	쁘		点火出力	PWM		阿朔min30ms	
	5	- 1	燃料噴射出力	1		1	
			デジタル出力(4)	オン・オフ			
		7	スロットル制度	直 流	0~5		回転ボリューム
		7	空気流量〇。	1	0~5		エアフロセンサ
			油温	1	0~5V		サーミスタ
	시	15	エンジン回転	矩形进	0 5 V	0~300Hz	クランク角120~ パルス
		火	華速	正弦波	0-3007	0~5kHz	半ア凸部を磁気センサで
	n	-	タービン団転	<u> </u>	0~300V	0~5kHz	ギア凸部を炭気センサで
TA		54	セレクト信号(6)	直 流	OFF OV		6接点ロータリスイッチ
		27	アイドルSW	1	t		スイッチのオン・オフ枝出
]	Ĭı.	フルSW	1	t	******	Ť
			ASCD用SW(3)	1	t		ī
			ライン圧、	PWM		周期20ms	
	出		ロックアップ出力	4 44144		INITIAL OTH S	
	,,		変速SOL	オン・オフ			
	"		ランプ表示	オン・オフ			

【手続補正2】 【補正対象書類名】明細書 【補正対象項目名】表2 【補正方法】変更

【補正内容】 【表2】

(20)

特開平5-262190

表 2

c/u	2000円	程数	名 称	波形	堆 庄	剧 波 数	
		7	スロットル制度	直流	0~5V		回転ボリューム
		1	アクセルペタル	1	Ť		回転ポジューム
	l _x	7	加速度 "	ł	Ť		Gセンサ
	l^	<u></u>	舵角	t	t		舵角をンサ(回転ポリューム)
		1,5	車輪逐(4)		o~acov	0~5kHz	ギア凸部を磁気センサで
TCS	ת	썇	エンジン関係		0~5V	0~300Hz	クランク昨120° パルス
, 00	"	Ĺ	革潘		0~300V	0~5kH2	ギア凸部を磁気センサで
		F. 1971	ASCD用SW(3)	西 流	ON 18V OFF 0V		スイッチのオン・オフ検出
			モータ出力	РWM		周期 i m s	
	25		クラッチ出力	t		周期10ms	
	n		リレー	オン・オフ			· · · · · · · · · · · · · · · · · · ·
		7 +	ヨーレイト	匮 流	0~5V		コーレイトセンサ
	λ	。 グ	スロットル附屋	ı	0~5V	—	◎転ポリューム
ABS	カ	が火	李林速(4)	正弦波	0~300V	0~5kHz	ギア磁気センサで
		T. Bu	ブレーキSW	通流	ON 15V OFF 0V	-	スイッチのオン・オフ検出
	出		ブレーキSOL	PWM		倒剃 1 0 m s	
	カ		ランプ表示	オン・オフ		*****	
電源			入力電圧 6~16V 出力電圧 5V			M. A. S.	
LAN			名刺御ユニットの送』 最大ポーレート 5		A 10ms		

【手続補正3】 【補正対象書類名】図面 【補正対象項目名】全図

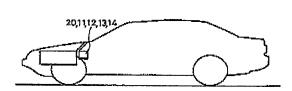
*【補正方法】変更 【補正内容】

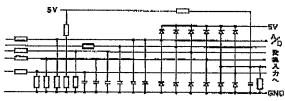
[図4]

國 4

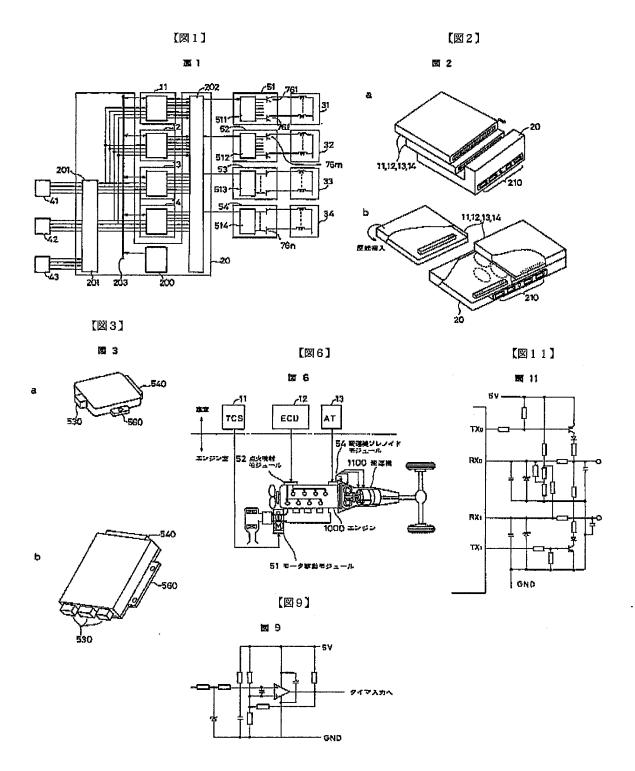
[図8]

2 8





(21)

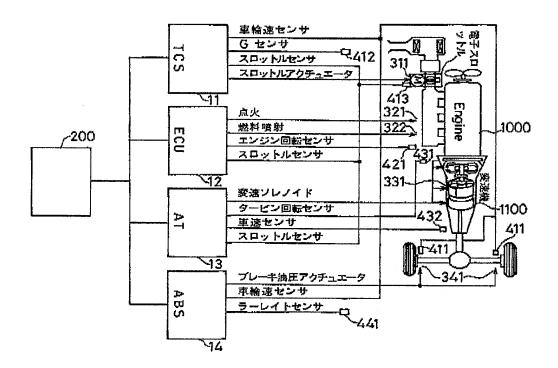


(22)

特開平5-262190

【図5】

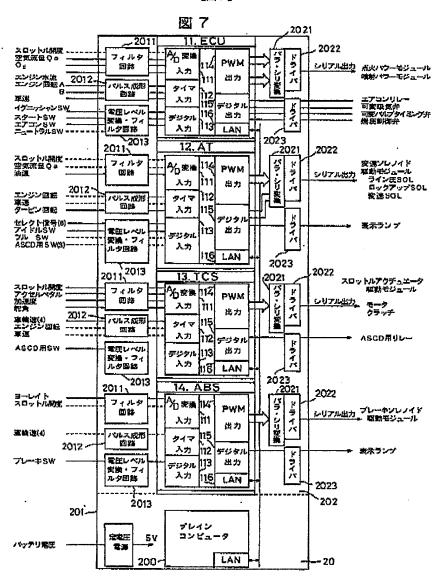
図 5



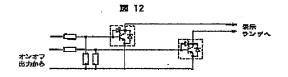
【図10】 **10** デジタル 入力へ GND b デジタル 入力へ

(23)

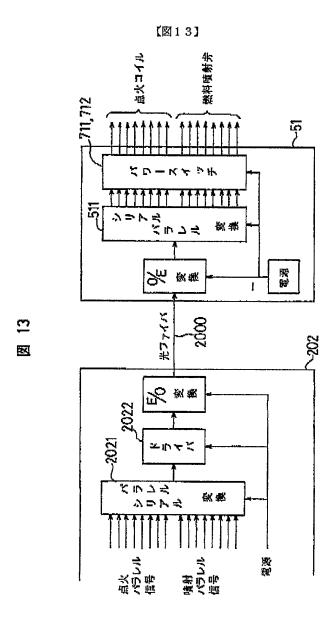
[図7]



【図12】

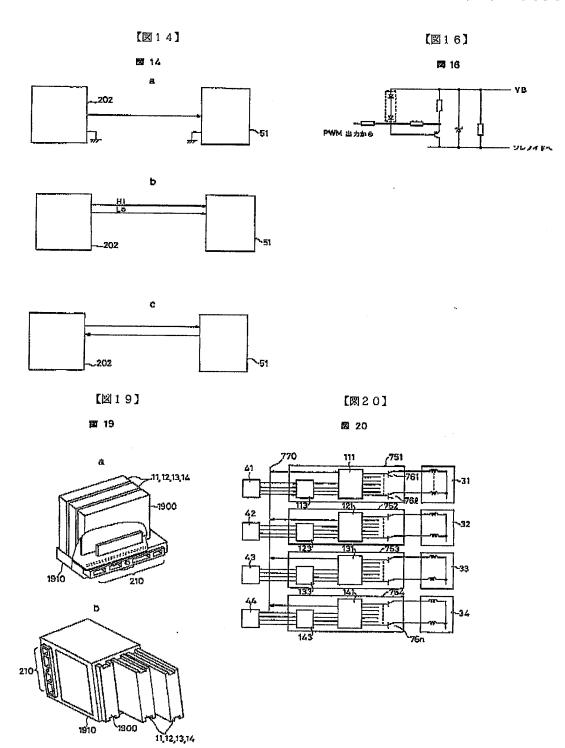


(24)



(25)

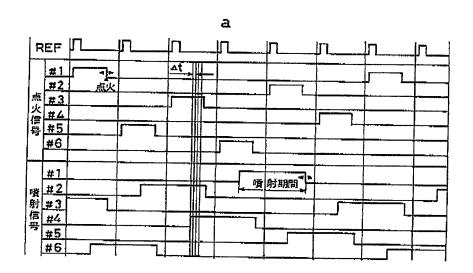
特開平5-262190

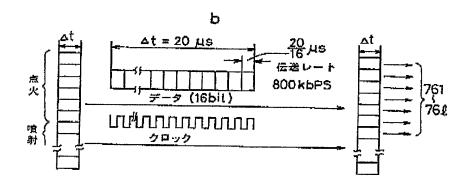


(26)

【图15】

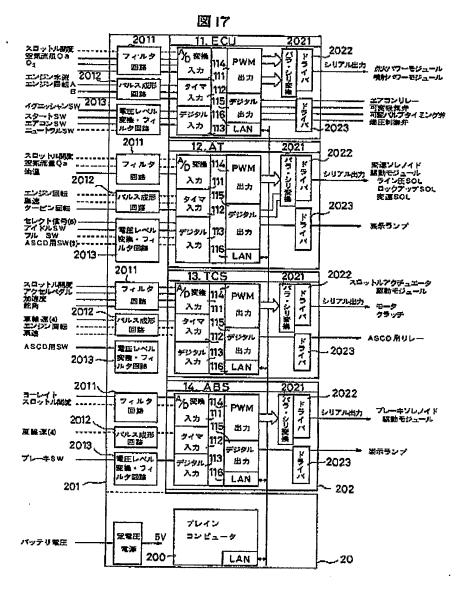
図 15





(27)

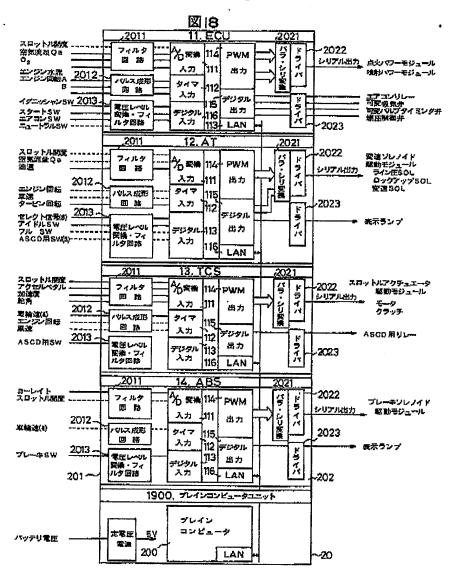
【図17】



(28)

特開平5-262190

[図18]



フロントページの続き

(72)発明者 森永 繁樹

茨城県日立市久慈町4026番地 株式会社日 立製作所日立研究所内